

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-076631

(43)Date of publication of application : 23.03.2001

(51)Int.Cl. H01J 11/02
G09G 3/20
G09G 3/28
H01J 11/00

(21)Application number : 2000-241815 (71)Applicant : LG ELECTRONICS INC

(22)Date of filing : 09.08.2000 (72)Inventor : RI GINTETSU

(30)Priority

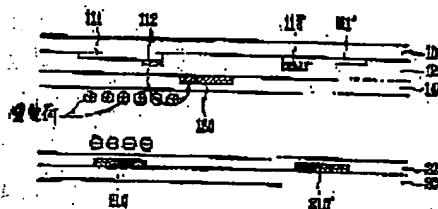
Priority number : 99 9932641 Priority date : 09.08.1999 Priority country : KR

(54) STRUCTURE AND DRIVING METHOD FOR PLASMA DISPLAY PANEL

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a structure and a driving method for a plasma display panel capable of minimizing deterioration of electrodes and shortening of service life.

SOLUTION: This structure includes plural upper electrodes 111, 112 formed in one direction at a constant interval on an upper substrate 100, dielectric layers 120, 220 formed on the upper substrate 100 including the upper electrodes 111, 112, auxiliary electrodes 130 formed on the dielectric layers 120, 220 between the adjacent upper electrodes 111, 112, a protective film 140 formed on the dielectric layers 120, 220 including the auxiliary electrodes 130, lower electrodes 210 formed in a direction perpendicular to the upper electrodes 111, 112 on a lower substrate



BEST AVAILABLE COPY

facing the upper electrodes 111, 112, and a dielectric layer formed on the lower substrate including the lower electrodes 210. A first pulse is applied to one electrode to cause discharging, and a second pulse is applied to the other electrode within 1 μ s of a timing of application of the first pulse for achieving higher discharge efficiency and longer service life than conventional discharge cells.

LEGAL STATUS

[Date of request for examination] 09.08.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3554258

[Date of registration] 14.05.2004

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

BEST AVAILABLE COPY

(18) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-76631

(P2001-76631A)

(43) 公開日 平成13年3月23日 (2001.3.23)

(51) Int. Cl.	特許庁	FI	キーワード (番号)
H01J 11/02		H01J 11/02	B
G09G 3/20	680	G09G 3/20	680H
	3/28	H01J 11/00	K
H01J 11/00		G09G 3/28	J

審査請求 有 請求項の数 15 (全 9 頁)

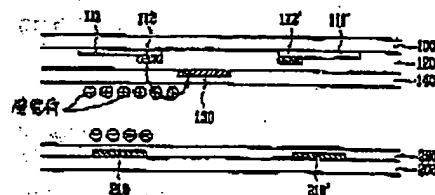
(21) 出願番号	特開2000-241815 (P2000-241815)	(71) 出願人	520001669 エルジー電子株式会社 大崎区、ソウル特別市永登浦区汝矣島洞20
(22) 出願日	平成12年8月9日 (2000.8.9)	(72) 発明者	李 聖 哲 大崎区、洞▲▲▲▲▲▲▲▲▲▲▲▲▲▲▲▲ 第1洞 143-9 洞山 2次 エ イビーティー、407
(31) 優先権主張番号	1999-32641	(73) 代理人	100078282 弁理士 山本 秀雄
(23) 優先日	平成11年8月9日 (1999.8.9)		
(33) 優先権主張国	韓国 (K R)		

(54) 発明の名称 プラズマディスプレイパネルの構造並びに駆動方法

(57) 要約

【課題】 電極の劣化及び蛍光体の寿命短縮を最小化できるプラズマディスプレイパネルの構造並びに駆動方法を提供すること。

【解決手段】 上部基板に一定の間隔をおいて一方向に形成された複数の上部電極と、上部電極を含む上部基板に形成された誘電層と、互いに隣接した上部電極の間の誘電層上に形成された補助電極と、補助電極を含む誘電層上に形成された厚膜層と、上部電極に対向する下部基板に上部電極に直交する方向に形成された下部電極と、そして、下部電極を含む下部基板に形成された誘電層とを含む構造となっており、一方の電極に第1パルスを加えて放電を起こし、その第1パルスが追加された時点から1マイクロ秒 (μs) 以内に他方の電極に第2パルスを加えるように構成することで、従来の放電セルに比べ放電効率が高く且つ、寿命を延長することができる。



BEST AVAILABLE COPY